

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 1 月 20 日 (20.01.2005)

PCT

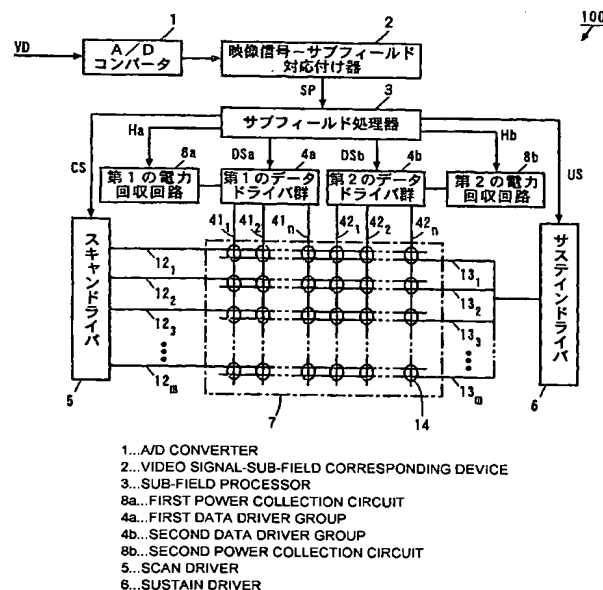
(10) 国際公開番号
WO 2005/006288 A1

- (51) 国際特許分類: G09G 3/20, 3/28 (72) 発明者; および
(21) 国際出願番号: PCT/JP2004/009248 (75) 発明者/出願人 (米国についてのみ): 庄司 秀彦 (SHOJI, Hidehiko). 大平 一雄 (OOHIRA, Kazuo). 谷口 啓成 (TANIGUCHI, Hironari).
(22) 国際出願日: 2004 年 6 月 23 日 (23.06.2004) (74) 代理人: 福島 祥人 (FUKUSHIMA, Yoshito); 〒5640052 大阪府吹田市広芝町 4 番 1 号江坂・ミタカビル 6 階 Osaka (JP).
(25) 国際出願の言語: 日本語 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG,
(26) 国際公開の言語: 日本語
(30) 優先権データ: 特願2003-273800 2003 年 7 月 11 日 (11.07.2003) JP
特願2004-160191 2004 年 5 月 28 日 (28.05.2004) JP
(71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).

[続葉有]

(54) Title: DISPLAY DEVICE AND DRIVE METHOD THEREOF

(54) 発明の名称: 表示装置およびその駆動方法



(57) Abstract: A first data driver group is connected to a sub-field processor, a first power collection circuit, and a PDP. A second data driver group is connected to the sub-field processor, a second power collection circuit, and the PDP. The first and the second data driver groups apply data pulses having different phases to each other to the PDP. The first and the second power collection circuits generate voltage for generating data pulses in the first and the second data driver groups by LC resonance and perform discharge of electric charge to the PDP and collection of electric charge from the PDP. The first and the second power collection circuits have collection capacitors whose collection potential is changed according to the number of times of switching between discharge and non-discharge of the discharge cell of the PDP.

[続葉有]



SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ,
VC, VN, YU, ZA, ZM, ZW.

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN,
TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約: 第1のデータドライバ群は、サブフィールド処理器、第1の電力回収回路およびPDPに接続され、第2のデータドライバ群は、サブフィールド処理器、第2の電力回収回路およびPDPに接続されている。第1および第2のデータドライバ群は、PDPへ互いに位相が異なるデータパルス印加する。第1および第2の電力回収回路は、LC共振により第1および第2のデータドライバ群にデータパルスを生成するための電圧を発生し、PDPへの電荷の放出およびPDPからの電荷の回収を行う。第1および第2の電力回収回路の回収コンデンサの回収電位は、PDPの放電セルの放電と非放電との切り替わり回数に応じて変化する。